



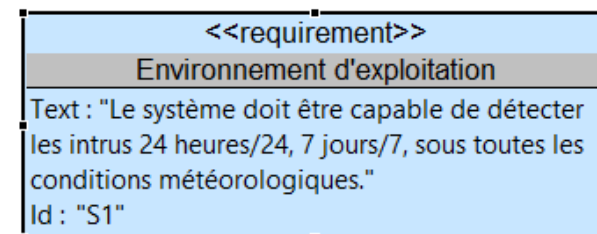
MODÉLISATION DES EXIGENCES

DIAGRAMME D'EXIGENCES



I-EXIGENCES

- Une exigence est une capacité ou une condition que doit (ou devrait) satisfaire un système.
- Le diagramme des exigences (Requirement diagram) permet de capturer la hiérarchie d'exigences d'un système, en tenant compte des relations qui existent entre ces exigences.
- Chaque exigence doit posséder au moins les propriétés suivantes:
 - ID: Un identifiant unique
 - Text: Une description



2- RELATIONS ENTRE EXIGENCES

- « deriveReq »: une relation de dépendance entre deux exigences dans laquelle une exigence peut être dérivée à partir d'une autre exigence
- Contenance: une exigence peut être composée d'autres exigences, elle sera satisfaite lorsque toutes ses sous-exigences sont satisfaites.
 - Une sous exigence ne peut être liée au plus qu'à une seule exigence.
- <<refine>>: consiste à ajouter des précisions à un exigence
- « verify »: une relation qui relie un cas de test à une exigence (c'est une spécialisation du stéréotype « trace »).



3- RELATIONS ENTRE UNE EXIGENCE ET UN ÉLÉMENT DE CONCEPTION

- Le diagramme d'exigences permet tout au long d'un projet de relier les exigences avec d'autres artefacts SysML par plusieurs relations :
- « satisfy »: Désigne un élément de conception (package ou bloc) qui satisfait une exigence.
- « refine » : Spécifie un élément de modélisation sysml qui apporte des précisions à une exigence.
- « trace » : Décrit une relation entre une exigence et un élément de modélisation UML pour des raisons de traçabilité.

4- DIAGRAMME D'EXIGENCES

- Le cartouche d'un diagramme sysML permet de spécifier le type de diagramme sysML, le type de l'élément concerné, l'élément concerné et le nom du diagramme:
 - req [package ou exigence] nom de l'élément [nom du diagramme]
- Un « testCase » est un flux qui vérifie si un système vérifie une condition ou non.

